

Rozvrh 1. ročník navazující magisterské kombinované studium						
studijní program ALE - LS - 2025/2026						
Tutoriál	1. tutoriál	2. tutoriál	3. tutoriál	4. tutoriál	5. tutoriál	6. tutoriál
	27.02.2026	13.3.	27.3.	17.4.	24.4.	15.5.
7.15-8.45	ERP II EB318	ERP II EB318	ERP II EB318	ERP II EB318	ERP II EB318	ERP II EB318
9.00-10.30	MŘS II/MŘS EB318	MŘS II/MŘS EB318	MŘS II/MŘS EB318	MŘS II/MŘS EB318	MŘS II/MŘS EB318	MŘS II/MŘS EB318
10.45-12.15	AEO EB318	AEO EB318	AEO EB318	AEO EB318	AEO EB318	AEO EB318
12,30-14,00	VPS II EB319	VPS II EB319	VPS II EB319	VPS II EB319	VPS II EB319	VPS II EB319
14,15-15,45	DSFPGA EB318	DSFPGA EB318	DSFPGA EB318	DSFPGA EB318	DSFPGA EB318	DSFPGA EB318

ERP II	430-4105/01 Elektrické regulované pohony II (dr. Štěpanec) - 2 st.
AEO	430-4104/01 Analogové elektronické obvody (doc. Palacký) 2 st. ALE
MŘS II + MŘS	430-4106/01 + 430-8743/01 Mikropočítačové řídicí systémy II (doc. Kuchař) - 2 st. ALE + 3 MEC
VPS II	430-4103/01 Výkonové polovodičové systémy II (dr. Strossa) - 2 st.
DSFPGA	430-4140/01 Digitální systémy s FPGA (dr. Sobek) - 2 st.